Roll No:-

(Sem - IV) Diploma Exam 2024 (Even) (Electroncis Engg) (Theory)

[Time: 3 Hours] Linear Integrated Circuits (2021405) [Full. Marks: 70]

- All questions are compulsory. (सभी प्रश्न अनिवार्य है |)
- Marks are mentioned on the right side of each question. (अंक सभी प्रश्न के दाई ओर अंकित किये है|)

Group (A) (ग्रुप -ए)

Q.1	Answer all questions as direc		(2x10=20)	Marks	CO	BL
	(निर्देशानुसार सभी प्रश्नों के उत					
a)	Insulating layer used in fabrica		_	2	1	1
	(Aluminium oxide / silicon nits	ride / silicon dioxide / ox	ygen)			
	IC के निर्माण में उपयोग की जाने (एल्यूमीनियम ऑक्साइड / सिलिब	वाला इसुलाटग परत	ह।			
	(एल्यूमानियम आक्साइड / सिाल	भान नाइट्राइंड / स्सिलकान	डाइआक्साइड / आक्साजन)			
b)	Output of inverting and non-in	verting operational ampli	ifier is respectively in phase and	2	2	1
	180° out of phase with input si	gnal. (True / False)				
			पुट क्रमशः इनपुट सिग्नल के साथ कला			
	में और 180° कला से बाहर होता	है। (सही / गलत)				
c)	In integrator circuit feedback c	omponent is		2	2	2
,	(resistor / capacitor / diode / tra	ansistor)				
	इंटीग्रेटर परिपंथ में फीडबैक घटव (प्रतिरोधक / संधारित्र / डायोड /	क्र होता है।				
	(प्रतिरोधक / संधारित्र / डायोड /	ट्रांजिस्टर)				
d)	In a differential amplifier, outp	out voltage is proportiona	l to	2	1	2
/			t voltages / product of the input			
	voltages/ ratio of the input volt	ages)				
	एक विभेदक प्रवर्धक् में आउटपुट	: वोल्टेज <u></u>	के समानुपाती होता है। पुट वोल्टेज का गुणनफल / इनपुट			
		वोल्टेज के बीच अंतर / इन	पुट वोल्टेज का गुणनफल / इनपुट			
	वोल्टेज का अनुपात)					
e)	Schmitt trigger uses	feedback.		2	2	1
	(negative / positive / open) श्मिट ट्रिगर फीडबैक	_				
	श्मिट ट्रिगर फीडबैक	का उपयोग करता है।				
	(ऋणात्मक / घनात्मक / अनावृत)					
f)	Analog multiplier is used as a	frequency doubling. (Tru	e / False)	2	3	2
	एनालॉग गुणक का उपयोग आवृि	ते दोहरीकरण के रूप में वि	क्रेया जाता है। (सही / गलत)			
g)	Match the IC with its output vo	oltage		2	4	1
5/	ICs	Output Voltage		_	•	
	1. 7805	A. +12V				
	2. 7905	B12V				
	3. 7812	C. +5V				
	4. 7912	D5V				
	IC को उसके आउटपुट वोल्टेज र					
		आउटपुट वोल्टेज				
	1. 7805	A. +12V				

Page 1 of 4 2021405

	2. 7905 B12V				
	3. 7812 C. +5V				
	4. 7912 D5V				1
h)	A filter which is used to pass low frequency signalled	gnal and block high frequency signal is	2	4	1
	called (Low Pass Filter / High Pass Filter / Band Pass	Filter / All pass filter)			
	एक फिल्टर जिसका उपयोग कम आवृत्ति सिग्नल व	हो पास करने और उच्च आवत्ति सिग्रल को ब्लॉक			
	करने के लिए किया जाता है, उसेकह	ग जाता है।			
	(लो पास फ़िल्टर / हाई पास फ़िल्टर / बैंड पास फ़ि	ज्लेर / आल पास फिल्टर)			
	(सा नारा करवर) होई नारा करवर) वर्ज नारा क	recty offer and fareety			
i)	VCO available in IC		2	5	2
,	(IC-741 / IC-566 / IC-723)				
	VCO IC में उपलब्ध है				
	(IC-741 / IC-566 / IC-567 / IC-723)				
	(IC-741 / IC-300 / IC-307 / IC-723)				
j)	j) Match the different condition with PLL stages.			5	1
	Condition	PLL stage			
	1. Before input frequency applied	A. PLL-Phase locked state			
	2. When the input frequency applied	B. PLL-Free running state			
	3. After input frequency applied	C. PLL-Capture mode			
	विभिन्न स्थितियों का मिलान PLL के चरणों से करें।	1			
	स्थिति	PLL stage			
	1. इनपुट आवृत्ति लागू होने से पहले	A. PLL- कला बंद अवस्था			
	2. जब इनपुट आवृत्ति लागू होती है	B. PLL- मुक्त चलने वाली अवस्था			
	3. इनपुट आवृत्ति लागू होने के बाद	C. PLL- कैप्चर मोड			
		Group (B) (ग्रुप -बी)			
		Group (B) (ग्रुप -बी)			
		Group (B) (ग्रुप -बी)			
	Answer all five questions. (सभी पाँच प्रश्नों वे	- · · · · · · · · · · · · · · · · · · ·			
0.2	• •	- · · · · · · · · · · · · · · · · · · ·	4	1	2
Q.2	Describe the Epitaxial growth process.	- · · · · · · · · · · · · · · · · · · ·	4	1	2
Q.2	• •	क उत्तर दें) 4 x5=20	4	1	2
Q.2	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) or	5 उत्तर दें) 4x5=20 T) ver discrete component circuit.	4		2
Q.2	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ	ह उत्तर दें) 4x5=20 T) ver discrete component circuit. थ)।Cके लाभों की सूची बनाएं। (4		2
Q.2 Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) or	ह उत्तर दें) 4x5=20 T) ver discrete component circuit. थ)।Cके लाभों की सूची बनाएं। (4 4		2 2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) o असतत घटक परिपथ की तुलना में एकीकृत परिपश् Describe DC and AC characteristics of an Op-	ह उत्तर दें) 4x5=20 (T) Ver discrete component circuit. (4) ICके लाभों की सूची बनाएं। (amp.	4	1	2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	1	2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन व OR (अथव	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	2	2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate.	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	1	2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन व OR (अथव	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	2	2
	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate.	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	2	2
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें।	5 उत्तर दें) 4x5=20 (7) (8) (9) ICके लाभों की सूची बनाएं। ((1) (2) (3) (4) (5) (5) (6) (6) (7) (7) (7) (8) (8) (8)	4	2	2 2
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव	5 उत्तर दें) 4x5=20 T) Ver discrete component circuit. 24) ICके लाभों की सूची बनाएं। (amp. \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$	4	2 2	2 2 3
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) or असतत घटक परिपथ की तुलना में एकीकृत परिपय Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन o OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें।	5 उत्तर दें) 4x5=20 T) Ver discrete component circuit. 24) ICके लाभों की सूची बनाएं। (amp. \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$ \$\frac{1}{2}\$	4	2	2 2
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) कर असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव Define analog multiplier and also write the app	7) ver discrete component circuit. थ) ICके लाभों की सूची बनाएं। (amp. करें। T)	4	2 2	2 2 3
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) क असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव	7) ver discrete component circuit. थ) ICके लाभों की सूची बनाएं। (amp. करें। T)	4	2 2	2 2 3
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) कर असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव Define analog multiplier and also write the app	7) ver discrete component circuit. थ) ICके लाभों की सूची बनाएं। (amp. करें। T)	4	2 2	2 2 3
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) कर असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव Define analog multiplier and also write the app	7) ver discrete component circuit. थ) ICके लाभों की सूची बनाएं। (amp. करें। T)	4	2 2	2 2 3
Q.3	Describe the Epitaxial growth process. एपीटैक्सियल ग्रोथ प्रक्रिया का वर्णन करें। OR (अथव List the advantages of integrated circuit (IC) कर असतत घटक परिपथ की तुलना में एकीकृत परिपथ Describe DC and AC characteristics of an Op-a Op-amp की DC और AC विशेषताओं का वर्णन क OR (अथव Describe the CMRR and Slew rate. CMRR और स्लीव दर का वर्णन करें। Explain pin diagram of IC-741. IC- 741के पिन आरेख का वर्णन करें। OR (अथव Define analog multiplier and also write the app	7) ver discrete component circuit. थ) ICके लाभों की सूची बनाएं। (amp. करें। T)	4	2 2	2 2 3

Page 2 of 4 2021405

Q.5	Define active filter. Draw the ideal and practical responses of low pass filter, high pass	4	4	2
	filter and all pass filter. सक्रिय फ़िल्टर को परिभाषित करें। लो पास फिल्टर, हाई पास फिल्टर और ऑल पास फिल्टर की आदर्श			
	और व्यावहारिक प्रतिक्रियाएं रेखांकित करें ।			
	OR (अथवा)	4	4	
	Explain Hartley oscillator with diagram. हार्टले दोलक का चित्र सहित वर्णन करें।	4	4	2
Q.6	Draw the pin diagram of IC 566 VCO and explain its operation.	4	5	3
	IC 566 VCO का पिन आरेख खींचे और इसके संचालन की व्याख्या करें। OR (अथवा)			
	Draw and explain the functional diagram of a 555 timer.	4	5	3
	555 टाइमर का कार्यात्मक आरेख खींचे और व्याख्या करें।			
	Group (C) (ग्रुप - सी)			
	Answer all five questions. (सभी पाँच प्रश्नों के उत्तर दें।) 6x5=30	6	1	3
Q.7	Explain the procedure to develop silicon wafers.			
	सिलिकॉन वेफर्स विकसित करने की प्रक्रिया की व्याख्या करें। OR (अथवा)			
	Explain Wilson current mirror circuit with diagram.	6	1	3
	विल्सन करंट मिरर परिपथ का चित्र सहित व्याख्या करें।			
Q.8	Explain BJT as differential amplifier with diagram.	6	2	3
	BJT को विभेदक प्रवर्धक के रूप में चित्र सहित व्याख्या करें।			
	OR (अथवा) Define precision diode. Draw the circuit diagram of a full wave rectifier.	6	2	3
	परिशुद्धता डायोड को परिभाषित करें। पूर्ण तरंग दिष्टकारी का परिपथ आरेख बनाएं।		2	3
Q.9	Draw the circuit diagram of 3-input adder circuit and explain output voltage is the sum of	6	2	3
	input voltages. 3-इनपुट एडर परिपथ का परिपथ आरेख बनाएं और व्याख्या करें कि आउटपुट वोल्टेज इनपुट वोल्टेज का			
	योग है।			
	OR (अथवा)			
	Draw and explain the circuit diagram of a clipper that clips the input signal below a reference voltage.	6	2	3
	एक क्लिपर का परिपथ आरेख बनाएं और व्याख्या करें जो इनपुट सिग्नल को संदर्भ वोल्टेज से नीचे क्लिप			
	करता है।			
0.40			2	
Q.10	Explain Gilbert Multiplier cell with diagram. गिल्बर्ट मल्टीप्लायर सेल का चित्र सहित व्याख्या करें।	6	3	2
	OR (अथवा)			
	Explain analog multiplier as a frequency doubler.	6	3	2
	एनालॉग गुणक का आवृत्ति डबललर के रूप में व्याख्या करें।			

Page **3** of **4** 2021405

Q.11	Explain RC phase shift oscillator with diagram.	6	4	2
	RC कला शिफ्ट दोलक का चित्र सहित व्याख्या करें।			
	OR (अथवा)			
	Describe frequency to voltage and voltage to frequency converter.	6	5	2
	आवृत्ति से वोल्टेज और वोल्टेज से आवृत्ति परिवर्तक का वर्णन करें।			

_____*****

Page **4** of **4 2021405**