Sem-VII Diploma Exam 2023 (Odd) (Basic Electrical Engg.) (Theory)

[Time: 3 Hours] Power Electronics and Drives (1620603-P) [Max. Marks: 70]

_	All questions are compulsory.	सभी प्रश्न अि	ਜੇਗਾਂ ਵੈਹ
-	An questions are compaisory.	(((חוי אַאַ יווי	ायाय हा)

- M	arks are mentioned	on the right side of each	question. (अंक सभी प्रश्न के ट	रा ई ओर अंकित किये है _{।)}		
		Grou	p (A) (ग्रुप -ए)			
Q.1		suitable answer from t । विकल्प को चुनकर लिर	he following options.	(1*20=20)		
i. T	The most efficient gate - triggering signal for SCR is					
(1	एक SCR के लिए सबसे बेहत	ार गेट - ट्रिगरिंग सिग्नल है)				
(a) a stea	ndy dc level	(0	e) a high frequency pulse trai	n		
(एक निः	यमित डी. सी. स्तर)		(एक उच्च आवृत्ति पल्स ट्रेन)			
(b) a sho	rt duration pulse	(0	l) a low frequency pulse train	1		
(एक ल	घु अवधि का पल्स)		(एक निम्न आवृत्ति पल्स ट्रेन)			
(a) Anode (b) Anode (c) Anode	एक SCR का टर्न - ऑफ सम् c current becomes zo e voltage becomes z e voltage and curren	SCR is measured from to dear and the series of the series)	था धारा का मान शून्य हो)		
		io of holding current to l एवं लैचिंग धारा का अनुपात है –)	atching current is			
(a) 0.4		(b) 1.0	(c) 2.5	(d) 4.0		
iv.	A thyristor can be te	rmed as(एक थायरिस्टर को परिभा	षित किया जाता है –)			
(a) AC Sv	vitch	(b) DC Switch	(c) Either (a) or (b)	(d) Square wave switch		
(ए. सी. सि	वच की तरह)	(डी. सी. स्विच की तरह)	((अ) अथवा (ब) कोई भी)	(वर्ग - तरंग स्विच की तरह)		
v. A	A thyristor is a(एक था	यरिस्टर है –)				
	ayer, three junction		(b) Four layer, four june	ction device		
(चार परत, तीन जंक्शन डिवाईस)			(चार परत, चार जंक्शन डिवाईस)			
(c) Four layer, two junction device			*	(d) Three layer, single junction device		

vi. If the cathode of an SCR is made positive with respect to anode and no gate current is applied, then, (यदि एक एस. सी. आर. का कैथोड, एनोड की अपेक्षा धनात्मक किया जाए एवं कोई गेट धारा प्रवाहित नहीं करायी जाए, तो –)

(तीन परत, एक जंक्शन डिवाईस)

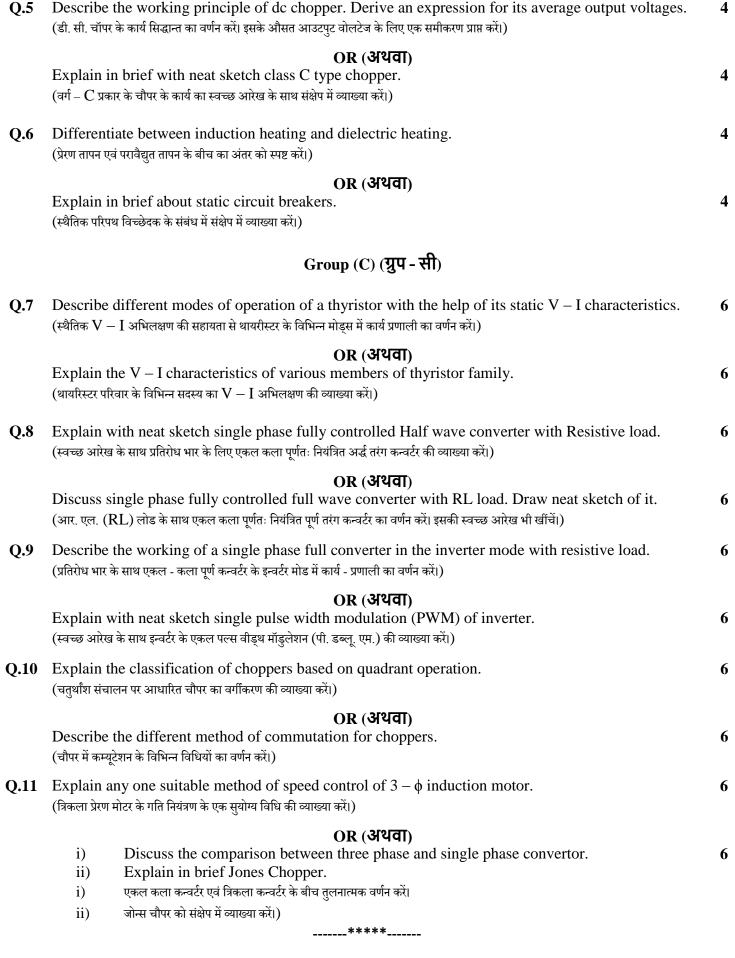
- (a) All junctions are reversed biased (सभी जंक्शन व्युत्क्रम बायस्ड हो जाएगा)
- (b) All junctions are forward biased (सभी जंक्शन अग्र बायस्ड हो जाएगा)

(चार परत, दो जंक्शन डिवाईस)

- (c) Only the middle junction is forward biased. (केवल बीच का जंक्शन अग्र बायस्ड हो जाएगा।)
- (d) Only the middle junction is reverse biased. (केवल बीच का जंक्शन व्युत्क्रम बायस्ड हो जाएगा।)

vii.	• 1	controlled bridge conv			
	(एक एकल कला पूर्ण नियंत्रित ब्री	ज कन्वर्टर उपयोग करता है	_)		
(a) 4 SC	CRs and 2 Diodes	(b) 4 SCRs	(c) 6 SCRs	(d) 2 SCRs and 4 Diodes	
(4 एस	ा. सी. आर. एवं 2 डायोड)	(4 एस. सी. आर.)	(6 एस. सी. आर.)	(2 एस. सी. आर. एवं 4 डायोड)	
viii.	A cyclo converter is a	a(एक साइक्लोकन्वर्टर है –)			
(a) Freq			cy with one state conversion.		
	पान्तरण के साथ उच्च से निम्न आव		•		
	quency changer from le		ne state conversion.		
(एक स्टेट	रूपान्तरण के साथ निम्न से उच्च अ	ावृत्ति में आवृत्ति परिवर्तक)			
(c) Both	n (a) and (b) (दोनों (अ) एवं	(ন্ব))			
(d) Nor	ne of these (इनमें से कोई नहीं	1)			
ix.			ous conduction, each pair of SC	Rs conduct for	
			ो SCR को पर कार्य करना चाहिए।)		
(a) π –	α	(b) π	(c) α	(d) $\pi + \alpha$	
х.	_	e across inductive load आ फ्री व्हेलिंग डायोड प्रदान करता	-		
(a) Quio			(c) Reduced utilization factor	(d) Improved power factor	
(शीघ्र व	टर्न - ऑन)	(धीमा टर्न - ऑफ)	(कम उपयोगी गुणांक)	(बेहतर शक्ति गुणांक)	
_					
xi.	•	t to(एक डॉयक के सम			
	nir of npn transistor		(c) Diode and two resistor	S	
	ोड़ी एन. पी. एन. ट्रांजिस्टर)		(डायोड एवं दो प्रतिरोध)		
-	air of four layer SCRs		(d) TRIAC with two gates		
(एक	जोड़ी चार परत एस. सी. आर.)		(ट्रायक के साथ दो गेटा)		
xii.	0 1	bridge inverter with a प्रतिरोधक लोड के साथ बाह्य तरंग	resistive load, the nature of out	put wave is –	
(a) Tria	ngular (त्रिभुजाकार)		गकार) (c) Sinusoidal (साइनसोइडल)	(d) Sawtooth wave (सॉ टूथ तरंग)	
xiii.	~ ·		ters, third harmonic can be elimi रे हारमोनिक को हटाया जा सकता है, यदि पल्स की	<u>-</u>	
(a) 30°		(b) 60°	(c) 120°	(d) 150°	
xiv.	In constant frequency system of chopper is varied. (चौपर के एक स्थिर आवृत्ति पद्धित में को चलायमान किया जाता है।)				
(a) V _s		(b) T _{on}	(c) T	(d) f	
XV.	In type C chopper, if	only one switch is ope	erated —(टाइप सी चौपर में यदि केवल एक स्वि	च को चलाया जाए तो)	
(a) Only			वल एक चतुर्थांश संचालन की प्राप्ति होगी)	•	
	quadrant operation car		-		
	chopper will not work		,		
	ne of these (इनमें से कोई नहीं				
. ,	,				

xvi.	Forced commutation	requires : –			
	(बलपूर्वक (फोसड्) कॉम्युटेशन	के लिए आवश्यकता है –)			
(a) A p	re - charged capacitor	(b) A pre - charged inductor		
(एक पूर्वः	आवेरित चार्जड धारित्र)	(*	एक पूर्व आवेरित प्रेरक)		
(c) An	An over damped RLC load		d) A very high frequency AC	Sources	
(एक अति	अवमंदन RLC लोड)	(*	एक बहुत अधिक आवृत्ति का ए. सी. स्रोत।)		
xvii.	A three phase full converter will require number of SCRs. (एक त्रिकला पूर्ण कन्वर्टर को एस. सी. आर. के संख्या की आवश्यकता होती है।)				
(a) 3		(b) 6	(c) 9	(d) 2	
xviii.	. In induction heating, which of the following is abnormally high? (प्रेरण हीटिंग में निम्नलिखित में से कौन असाधारण उच्च होता है?)				
(a) Pha	se angle (कला कोण)	(b) Frequency (आवृत्ति)	(c) Current (धारा)	(d) Voltage (वोलटेज)	
xix.	A step down chopper				
(a) Elec	etric traction	(b) Electric vehicle	(c) Machine tools	(d) All of these	
(विद्युत कर्ष	र्गण में)	(विद्युत वाहन में)	(मशीन टूल में)	(उपरोक्त सभी।)	
(b) Spe (c) Cale	(परिवर्तनीय वोलटेज परिवर्तनीय load and blocked rotor eed control of DC conv culation of maximum t eed control of inductio State and Explain in	vertor (दिष्ट धारा जनित्र का गति नि temperature rise of A C n motors (प्रेरण मोटर का गति नि Grou brief the necessary cond ए आवश्यक शर्तों को संक्षेप में व्याख्य	उपयोग किया जाता है –) (प्रेरण मोटर का नो लोड एवं अवरूद्ध रोटर प यंत्रण हेतु) motors (ए. सी. मोटर का अधिकतम ताप त्यंत्रण हेतु।) p (B) (ग्रुप -बी) lition for turning ON of an So	मान गणना करने हेतु)	4
			DR (अथवा) SCR, with the help of neat s गरेख की सहायता से करें।)	ketch.	4
Q.3	-	principle of operation of र्य – सिद्धान्त को संक्षेप में व्याख्या करें।			4
	-		DR (अथवा) dge converter with waveforn वर्णन करें।)	ns.	4
Q.4	•	ation of basic series invo की कार्य विधि को संक्षेप में व्याख्या व			4
	_	of a single phase half br वर्टर के कार्य प्रणाली का वर्णन करें।)	OR (अथवा) ridge inverter.		4



Page **4** of **4** (1620603-P)