Roll No:							
[Time	e: 3 Hours]	(C.S.E) (	na Exam 2023 (Odd)	[Max. Marks: 70]			
_	All questions are con	mpulsory. (सभी प्रश्न अनिवार	र्प है  )				
-			question. (अंक सभी प्रश्न के द	ाई ओर अंकित किये है <sub> )</sub>			
	Group (A) (ग्रुप -ए)						
Q.1		suitable answer from the त विकल्प को चुनकर लिखें		(1*20=20)			
i.	Cache memory acts						
(a) CI	ं कैश मेमोरी किसके PU and RAM (सी.पी यु		(c) CPU and Hard disk	्यी गी ग गतं दार्टिस्क \			
. ,	AM and ROM (रैम एवं		(d) None of these (इनमें				
, ,	,	,	· · · · · · · · · · · · · · · · · · ·				
ii.		y an instruction is called as ारा शुरू होता है उसे क्या कह					
(a) Inte	rnal (इन्टरनल )	in go enne on in re	(c) Hardware (हार्डवेयर )				
` '	ernal (एक्सटरनल )		(d) Software ( सॉफ्टवेयर	)			
iii.		ction is generally carried o स प्रक्रिया से होता है?)	ut by				
			(c)1's complement				
(9' s क	म्प्लीमेट )	(10's कम्प्लीमेंट )	(1's कम्प्लीमेंट )	( 2's कम्प्लीमेंट )			
iv.			nory in a computer system a ल आमतौर पर मेन)मेमोरी की				
(a) Con	isumes less power			(d) Needs refreshing circuitry			
(यह क	म पावर खर्च करता है )			(रिफ्रेशिंग सर्किट का जरूरत होता है)			
v.	The DMA transfer is ८ डी एम. ए टासफार्मर	s initiated by इकी शुरुवात कौन करता है )					
(a) Prod	cessor ( प्रोसेसर)		(c)I/O devices (I/O युक्ति)	) (d) OS (ऑपरेटिंग सिस्टम)			
			,	,, ,			
vi.		ing flip –flops is used for c स फिलिप –फ्लॉप का उपयोग					
(a) JK 1	flip-flop	(b)T flip-flop	(c) SR flip –flop	(d) D flip –flop			

(c)SP

-----is a multi purpose register (इनमें से कौन सी मल्टी परपज रजिस्टर है ?)

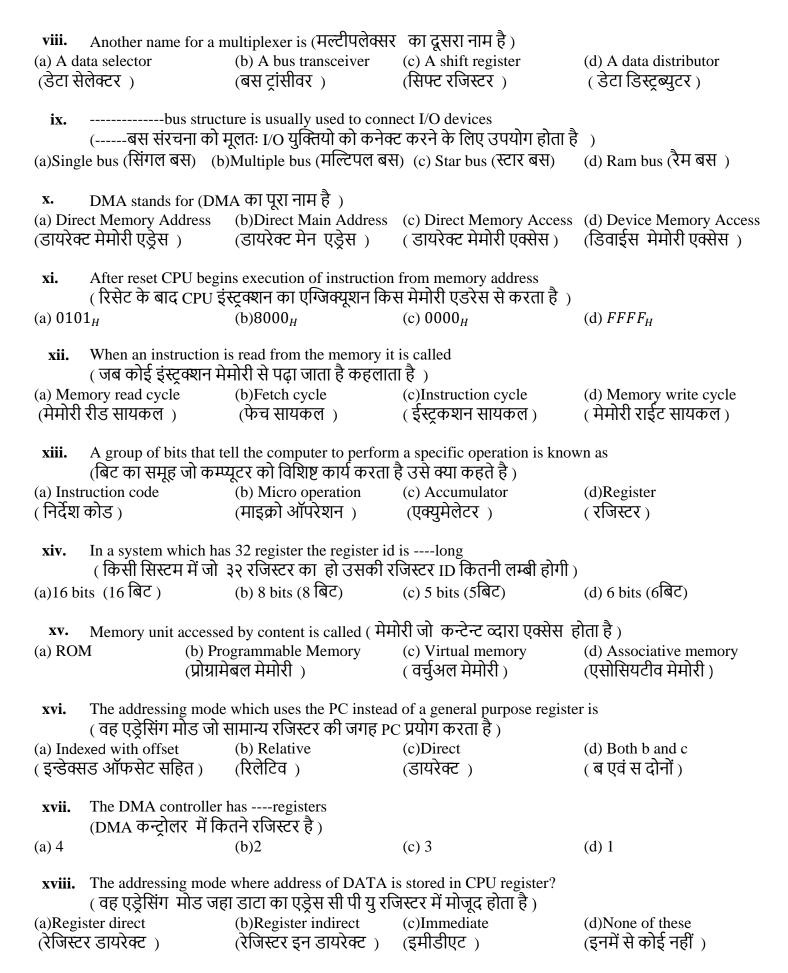
(b) PC

vii.

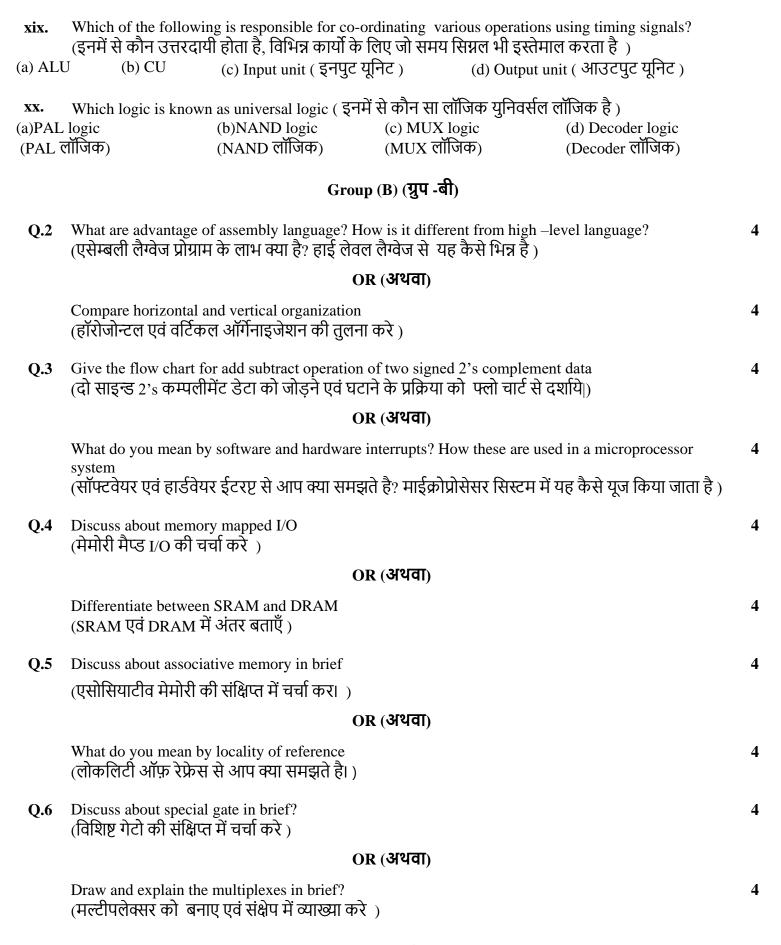
(a) AC

Page **1** of **4** 2018303

(d) DR



Page **2** of **4** 2018303



Page **3** of **4** 2018303

## Group (C) (ग्रुप - सी)

Q.7	Describe the data transfer method using DMA. (DMA की मदद से डाटा ट्रांसफर तकनीक का वर्णन करे )						
	OR (अथवा)						
	What do you mean by virtual memory? Discuss how paging helps in implementing virtual memory. (काल्पनिक मेमोरी से आप क्या समझते है, पेजिंग किस प्रकार काल्पनिक मेमोरी का प्रयोग करता है इसकी चर्चा करें )	6					
Q.8	Explain the internal architecture of 8085 processor with a neat block diagram. (साफ ब्लॉक आरेख से8085) प्रोसेसर के ईटरनल आर्किटेक्चर की व्याख्या करें )	6					
	OR (अथवा)						
	Explain any four addressing modes with example. (किन्ही चार एडरेसिंग मोड़ की सोदाहरण व्याख्या करे )	6					
Q.9	Explain the Booth's algorithm for multiplication of two signal number with examples? ( साइन संख्याओं के बूथ अल्गोरिदम के गुणनफल नियम को उदाहरण सहित व्याख्या करें )	6					
	OR (अथवा)						
	What is Interrupt? Explain different types of Interrupt signal in brief? (इंट्रप्ट क्या है ? विभिन्न प्रकार के इंट्रप्ट सिंग्नलो की संक्षिप्त में व्याख्या करें )	6					
Q.10	Consider the string 1, 3, 2, 4, 2, 1, 5, 1, 3, 2, 6, 7, 5, 4, 3, 2, 4, 2, 3, 1, 4, Find the page faults for 3 frames using FIFO and LRU (स्ट्रींग 1, 3, 2, 4, 2, 1, 5, 1, 3, 2, 6, 7, 5, 4, 3, 2, 4, 2, 3, 1, 4 के लिए FIFO तथा LRU अल्गोरिदम व्दारा मेज फ़ॉल्ट ज्ञात करें )	6					
OR (अथवा)							
	Discuss the replacement algorithm for cache memory? (कैश मेमोरी की रिपप्लेसमेंट अल्गोरिदम की चर्चा करे )	6					
Q.11	Explain the various types of addressing mods in detail? (विभिन्न प्रकार के एड्रेसिंग मोड़ की विस्तृत व्याख्या करे )	6					
	OR (अथवा)						
	What do you mean by DMA? Explain the step for DMA transfer technique. (DMA से आप क्या समझते है ? DMA ट्रासफर तकनीक के स्टेपो का विवरण दें )	6					

\_\_\_\_\_\*\*\*\*\*

Page **4** of **4** 2018303